

МИНОБРНАУКИ РОССИИ
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ
ВЫСШЕГО ОБРАЗОВАНИЯ
«ВОРОНЕЖСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ»
(ФГБОУ ВО «ВГУ»)



УТВЕРЖДАЮ

Заведующий кафедрой
физики полупроводников и микроэлектроники
факультет
(Е.Н.Бормонтов)

31.08.2024

РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ

Б1.В.04 Интегральная схемотехника телекоммуникационных устройств

1. Код и наименование направления подготовки/специальности: **03.04.03**
Радиофизика

2. Профиль подготовки: Интегральная элементная база телекоммуникационных технологий

3. Квалификация (степень) выпускника: магистр

4. Форма образования: очная

5. Кафедра, отвечающая за реализацию дисциплины: _____
физики полупроводников и микроэлектроники

6. Составители программы: Богатиков Евгений Васильевич,
кандидат физико-математических наук, доцент

7. Рекомендована: НМС физического факультета протокол №6 от 26.06.2024

8. Учебный год: 2024-2025 Семестры: 1, 2

9. Цели и задачи учебной дисциплины: формирование знаний и умений, необходимых для проектирования сложно-функциональных блоков интегральных схем.

В задачи дисциплины входят:

- изучение метода малосигнального анализа электронных схем;
- освоение компьютерных средств анализа и моделирования интегральных схем;
- изучение характеристик активных и пассивных элементов интегральных схем;
- изучение и моделирование базовых аналоговых и цифровых узлов интегральных схем;
- изучение особенностей и схемотехники микросхем СВЧ.

10. Место учебной дисциплины в структуре ОПОП: дисциплина относится к части, формируемой участниками образовательных отношений блока Б1. Для ее усвоения требуются знания, формируемые при освоении ОПОП в рамках курсов математики, физики, компьютерного моделирования, радиоэлектроники, теоретических основ радиотехники, радиотехнических цепей и сигналов.

В результате прохождения данной дисциплины обучающийся должен приобрести знания, умения, навыки общепрофессиональных компетенций, необходимые для обеспечения следующих трудовых функций:

- F/01.6 Разработка инновационных схемотехнических решений составных частей радиоэлектронных средств (профессиональный стандарт 06.048);
- F/02.6 Выбор элементной базы для разработки схемных решений;
- G/03.7 Математическое и компьютерное моделирование составных частей радиоэлектронных средств;
- B/01.7 Конструирование наногетероструктурных СВЧ-монокристаллических интегральных схем в соответствии с техническим заданием для выбираемой технологии (профессиональный стандарт 40.003).

11. Планируемые результаты обучения по дисциплине/модулю (знания, умения, навыки), соотнесенные с планируемыми результатами освоения образовательной программы (компетенциями) и индикаторами их достижения:

Компетенции		Индикаторы		Планируемые результаты обучения
Код	Наименование компетенции	Код(ы)	Наименование индикатора(ов)	
ПК-1	Способен принимать участие в разработке и научных исследованиях систем связи и телекоммуникаций	ПК-1.3	Проводит анализ известных технических решений отдельных блоков систем связи, телекоммуникаций и радионавигации	<p><i>Знать:</i></p> <ul style="list-style-type: none"> - принципы расчета, проектирования, конструирования и модернизации электронной компонентной базы; - методы анализа, моделирования и проектирования интегральных схем на схемотехническом уровне. <p><i>Уметь:</i></p> <ul style="list-style-type: none"> - разрабатывать средства моделирования в современных пакетах проектирования. <p><i>Владеть:</i></p> <ul style="list-style-type: none"> - современными программными средствами (САД) моделирования, оптимального проектирования и конструирования приборов, схем и устройств микроэлектроники различного функционального назначения.
		ПК-1.5	Разрабатывает новые технические решения блоков систем связи и телекоммуникаций под руководством более квалифицированного работника	<p><i>Знать:</i></p> <ul style="list-style-type: none"> - соотношения между цифровой логикой и схемотехникой ее реализации; - методы расчета, проектирования, конструирования и модернизации компонентной базы. <p><i>Уметь:</i></p> <ul style="list-style-type: none"> - моделировать средствами компьютерных технологий микроэлектронные цифровые устройства. <p><i>Владеть:</i></p> <ul style="list-style-type: none"> - средствами САПР при проектировании устройств и приборов цифровой электронной техники.

ПК-2		ПК-2.3	Проводит разработку и моделирование интегральных схем смешанного сигнала для телекоммуникационных устройств на схемотехническом и системотехническом уровнях	<p><i>Знать:</i></p> <ul style="list-style-type: none"> - особенности поведения электронных компонентов в диапазоне СВЧ; - принципы моделирования активных элементов на высоких частотах. <p><i>Уметь:</i></p> <ul style="list-style-type: none"> - моделировать средствами компьютерных технологий микроэлектронные СВЧ-устройства. <p><i>Владеть:</i></p> <ul style="list-style-type: none"> - средствами САПР при проектировании устройств и приборов СВЧ-электронной техники.
------	--	--------	--	---

12. Объем дисциплины в зачетных единицах/часах — 7 / 252.

Форма промежуточной аттестации – зачет, экзамен

13. Виды учебной работы:

Вид учебной работы		Всего	Трудоемкость (часы)	
			По семестрам	
			1 сем.	2 сем.
Аудиторные занятия,		86	38	48
в том числе:	лекции	50	26	24
	практические	36	12	24
Самостоятельная работа		130	70	60
Форма промежуточной аттестации: зачет, экзамен		36		36
Итого:		252	108	144

13.1. Содержание дисциплины:

№ п/п	Наименование раздела дисциплины	Содержание раздела дисциплины	Реализация раздела дисциплины с помощью онлайн-курса, ЭУМК *
Лекции, I семестр			
1.1	Введение	Модели и малосигнальные параметры полупроводниковых приборов. Малосигнальные схемы замещения. Графический анализ схем: построение нагрузочной линии и нахождение рабочей точки. Элементы в открытой технологии SKY130.	https://edu.vsu.ru/mod/resource/view.php?id=87112
1.2	Однокаскадные усилители	Построение малосигнальных схем замещения однокаскадных усилителей и расчет их малосигнальных параметров. Усилители с общим истоком: с резистивной нагрузкой, с диодной нагрузкой, с источником тока в нагрузке, с обратной связью. Усилитель с общим стоком. Усилитель с общим затвором. Эффект Миллера. Каскодный усилитель.	
1.3	Источники тока	Параметры отражателей тока. Простое то-	https://edu.vsu.r

		ковое зеркало. Повышение выходного сопротивления токового зеркала: использование резисторов обратной связи, токовое зеркало с каскодной схемой, каскодное токовое зеркало, использование регулируемого каскода. Снижение минимального рабочего напряжения токового зеркала: токовое зеркало с расширенным диапазоном выходного напряжения, автоматическое задание рабочей точки.	u/course/view.php?id=4248#coursecontentcollapse 5
1.4	Дифференциальные усилители	Принцип работы дифференциального усилителя. Дифференциальный усилитель с симметричной нагрузкой: малосигнальная схема замещения и расчет малосигнальных параметров. Дифференциальный усилитель с активной нагрузкой и несимметричным выходом. Выходной каскад операционного усилителя. Операционный усилитель с «перегнутым» каскодом.	
1.5	Источники опорного напряжения и стабилизаторы напряжения	Параметры источников опорного напряжения. Источник опорного напряжения на диодах. Снижение выходного сопротивления ИОН: с помощью эмиттерного/истокового повторителя; с помощью операционного усилителя. Источник опорного напряжения с температурной компенсацией. ИОН, определяемый шириной запрещенной зоны (бандгап). LDO-регуляторы напряжения.	
1.6	Частотная компенсация интегральных схем	Преобразование Лапласа и передаточные функции. Нули и полюса передаточной функции. Устойчивость системы. Геометрический метод определения частотного отклика. График Боде. Запас по фазе. Частотная компенсация: параллельная компенсация, компенсация Миллера.	
Лекции, II семестр			
1.7	Фильтры в интегральном исполнении	Фильтры первого порядка. Фильтры второго порядка. Типовые фильтры второго порядка: фильтр Саллена-Ки, фильтр Саллена-Ки с отрицательной обратной связью, фильтр Тоу-Томаса. Транскондуктивные усилители. G_m -C-фильтры.	
1.8	Комбинационные логические схемы	Типовые комбинационные логические схемы: драйверы, шифраторы, дешифраторы, мультиплексоры, демультимплексоры. Дифференциальные логические схемы. Прходные логические схемы.	
1.9	Последовательностные логические схемы и запоминающие устройства	Конечные автоматы. Триггеры на комбинационных вентилях. Однотактные синхронные триггеры: на проходных логических элементах, на тактируемых вентилях. Двухтактные триггеры. Основные типы и архитектура запоминающих устройств.	
1.10	Цифро-аналоговые преобразователи	Основные параметры преобразователей данных. Параллельные ЦАП: декодирующий ЦАП, ЦАП на резистивной лестничной цепи R-2R, ЦАП с двоично-взвешенным суммированием, ЦАП с суммированием	

		зарядов, ЦАП с суммированием токов. Последовательные ЦАП: поразрядные последовательные ЦАП, интегрирующие последовательные ЦАП. Фильтрация выходного сигнала ЦАП.	
1.11	Аналого-цифровые преобразователи	Параллельные АЦП: полностью параллельные (флэш) АЦП, свернутый АЦП, двухтактный АЦП, конвейерный АЦП. АЦП последовательного приближения. Интегрирующие АЦП.	
1.12	Интегральные схемы СВЧ диапазона	Элементная база твердотельной СВЧ-электроники: полевые транзисторы с барьером Шоттки, транзисторы на гетеропереходах. Узлы приемо-передающих систем на гетероструктурах. Малошумящие усилители и усилители мощности.	
Практические занятия, I семестр			
2.1	Введение	Занятие 1. Изучение открытой технологии SKY130	
2.2	Однокаскадные усилители	Занятие 2. Проектирование однокаскадного усилителя в технологии SKY130	
2.3	Источники тока	Занятие 3. Проектирование простого токового зеркала в технологии SKY130	
2.4	Дифференциальные усилители	Занятие 4. Проектирование операционного усилителя в технологии SKY130	
2.5	Источники опорного напряжения и стабилизаторы напряжения	Занятие 5. Проектирование LDO-регулятора в технологии SKY130	
2.6	Частотная компенсация интегральных схем	Занятие 6. Проектирование двухкаскадного усилителя с частотной компенсацией в технологии SKY130	
Практические занятия, II семестр			
2.7	Фильтры в интегральном исполнении	Занятие 7. Проектирование активного RC-фильтра	
2.8	Комбинационные логические схемы	Занятие 8. Проектирование шифратора	
2.9	Последовательностные логические схемы	Занятие 9. Проектирование D-триггера	
2.10	Цифро-аналоговые преобразователи	Занятие 10. Проектирование ЦАП типа R-2R.	
2.11	Аналого-цифровые преобразователи	Занятие 11. Проектирование параллельного АЦП	
2.12	Интегральные схемы СВЧ диапазона	Занятие 12. Моделирование гетеробиполярного транзистора.	

13.2. Темы (разделы) дисциплины и виды занятий:

№ п/п	Наименование раздела дисциплины	Виды занятий (часов)			
		Лекции	Практические	Самостоятельная работа	Всего

1	Введение	4	2	10	16
2	Однокаскадные усилители	4	2	10	16
3	Источники тока	4	2	10	16
4	Дифференциальные усилители	4	2	12	18
5	Источники опорного напряжения и стабилизаторы напряжения	4	2	10	16
6	Частотная компенсация интегральных схем	6	2	12	20
7	Фильтры в интегральном исполнении	4	4	10	18
8	Комбинационные логические схемы	4	4	10	18
9	Последовательностные логические схемы	4	4	10	18
10	Цифро-аналоговые преобразователи	4	4	12	20
11	Аналого-цифровые преобразователи	4	4	12	20
12	Интегральные схемы СВЧ диапазона	4	4	12	20
	Итого:	50	36	130	216
	Экзамен				36
	Итого по курсу				252

14. Методические указания для обучающихся по освоению дисциплины:

Изучение дисциплины «Интегральная схемотехника телекоммуникационных устройств» предусматривает осуществление учебной деятельности состоящей из двух частей: обучения студентов преподавателем и самостоятельной учебной деятельности студентов по изучению дисциплины.

Дисциплина «Интегральная схемотехника телекоммуникационных устройств» может реализовываться с применением электронного обучения и дистанционных образовательных технологий.

Подготовка к лекциям является одним из видов самостоятельной работы студентов-магистров. Студентам, чтобы хорошо овладеть учебным материалом, необходимо выработать навыки правильной и планомерной работы. Перед началом лекционных занятий надо просмотреть все, что было сделано в предыдущий раз. Это позволит сосредоточить внимание и восстановить в памяти уже имеющиеся знания по данному предмету. Кроме того, такой метод поможет лучше запомнить как старое, так и новое, углубит понимание того и другого, так как при этом устанавливаются связи нового со старым, что является не только обязательным, но и основным условием глубокого овладения материалом. Чем детальнее изучаемое ассоциируется с известным ранее, тем прочнее сохраняется в памяти и быстрее вспомнить, когда требуется.

Приступая к изучению нового материала, необходимо сосредоточиться, т.е. сконцентрировать внимание и не отвлекаться от выполняемой работы, помня, что желание запомнить является гарантией успешной работы, отсутствие же воли к запоминанию снижает эффект восприятия.

Следует помнить о том, что через лекцию передается не только систематизированный теоретический материал, но и постигается методика научного исследования и умение самостоятельно работать, анализировать различного рода явления.

Записывать на лекции необходимо главное, не стремясь зафиксировать все слово в слово. Выбрать же главное без понимания предмета невозможно. Наличие собственного конспекта лекций позволяет еще раз ознакомиться, продумать, разобраться в новом материале, так как недостаточно хорошо понятые во время лекции положения могут быть восстановлены в памяти, сопоставлены с другими, додуманы, допол-

нены, уяснены и расширены с помощью учебной литературы. Записи являются пособиями для повторения, дают возможность охватить содержание лекции и всего курса в целом.

При этом хорошо овладеть содержанием лекции – это:

- знать тему;
 - понимать значение и важность ее в данном курсе;
 - четко представлять план;
 - уметь выделить основное, главное;
 - усвоить значение примеров и иллюстраций;
 - связать вновь полученные сведения о предмете или явлении с уже имеющимися;
 - представлять возможность и необходимость применения полученных сведений.
- Существует несколько общих правил работы на лекции:
- лекции по каждому предмету записывать удобнее в отдельных тетрадях, оставляя широкие поля для пометок;
 - к прослушиванию лекций следует готовиться, что позволит в процессе лекции отделить главное от второстепенного;
 - лекции необходимо записывать с самого начала, так как оно часто бывает ключом ко всей теме;
 - так как дословно записать лекцию невозможно, то необходимо в конспекте отражать: формулы, определения, схемы, трудные места, мысли, примеры, факты и положения от которых зависит понимание главного, новое и незнакомое, неопубликованные данные, материал отсутствующий в учебниках и т.п.;
 - записывать надо сжато;
 - во время лекции важно непрерывно сохранять рабочую установку, умственную активность.

Изучение теоретического материала в данном курсе не ограничивается подготовкой к лекциям и работой на данном виде занятий. Лекционная часть курса органически взаимосвязана с иными видами работ: написанием рефератов, участием в семинарских и лабораторных занятиях, подготовкой и сдачей зачета по дисциплине, в структуре которых также большое значение имеет самостоятельная работа студента.

Самостоятельная работа обучающихся наряду с аудиторной представляет одну из форм учебного процесса и является существенной ее частью. Самостоятельная работа формирует самостоятельность не только как совокупность умений и навыков, но и как черту характера, играющую существенную роль в структуре личности современного специалиста высшей квалификации. Она воспитывает самостоятельность как черту характера. Никакие знания, полученные на уровне пассивного восприятия, не ставшие объектом собственной умственной или практической работы, не могут считаться подлинным достоянием человека.

Давая возможность расширять и обогащать знания, умения по индивидуальным направлениям, самостоятельная работа обучающегося позволяет создать разносторонних специалистов. В процессе самостоятельной работы развивают творческие возможности обучающегося, при этом самостоятельная работа завершает задачи всех видов учебной работы.

Самостоятельная работа - это планируемая работа обучающихся, выполняемая по заданию и при методическом руководстве преподавателя, но без его непосредственного участия. Преподаватель, ведущий занятия, организует, направляет самостоятельную работу обучающихся и оказывает им необходимую помощь. Однако самостоятельность обучающихся должна превышать объем работы, контролируемой преподавателем работы, и иметь в своей основе индивидуальную мотивацию обучающегося по получению знаний, необходимых и достаточных для будущей профессиональной деятельности в избранной сфере. Преподаватель при необходимости может

оказывать содействие в выработке и коррекции данной мотивации, лежащей в основе построения самостоятельной деятельности обучающегося по изучению дисциплины, получению необходимых знаний и навыков.

Получение образования предполагает обучение решению задач определенной сферы деятельности. Однако как бы хорошо не обучались обучающиеся способам решения задач в аудитории, сформировать средства практической деятельности не удастся, так как каждый случай практики особый и для его решения следует выработать особый профессиональный стиль мышления.

Основой самостоятельной работы служит научно-теоретический курс, комплекс полученных обучающимися знаний. Основной, наиболее экономичной формой получения и усвоения информации, теоретических знаний в вузе является лекция, позволяющая воспринять значительную сумму основных знаний и потому способствующая повышению продуктивности всех других форм учебного труда.

Результат обучения и самостоятельной работы обучающегося предполагает наличие следующих составляющих:

- понимание методологических основ построения изучаемых знаний;
- выделение главных структур учебного курса;
- формирование средств выражения в данной области;
- построение методик решения задач и ориентации в проблемах (ситуациях).

Самостоятельная работа обучающихся при изучении «Интегральная схемотехника телекоммуникационных устройств» включает в себя: подготовку и участие в изучении теоретической части курса, выполнение практических заданий, подготовку к экзамену.

Самостоятельная работа студента при изучении дисциплины «Интегральная схемотехника телекоммуникационных устройств» включает в себя:

- изучение теоретической части курса - 90 часов;
- подготовку к практическим занятиям - 40 часов.

Итого - 130 часов.

Подготовка к экзамену – 36 часов

15. Перечень основной и дополнительной литературы, ресурсов Интернет, необходимых для освоения дисциплины:

а) основная литература:

№ п/п	Источник
	Легостаев, Н. С. Микросхемотехника. Аналоговая микросхемотехника : учебное пособие / Н. С. Легостаев, К. В. Четвергов. — Москва : ТУСУР, 2014. — 238 с. — ISBN 978-5-86889-677-4. — Текст : электронный // Лань : электронно-библиотечная система. — URL: https://e.lanbook.com/book/110345
1	Никитин, В. А. Схемотехника интегральных схем ТТЛ, ТТЛШ и КМОП : учебное пособие / В. А. Никитин. — Москва : НИЯУ МИФИ, 2010. — 64 с. — ISBN 978-5-7262-1236-4. — Текст : электронный // Лань : электронно-библиотечная система. — URL: https://e.lanbook.com/book/75743
2	Схемотехника аналоговых электронных устройств. Теория : учебно-методическое пособие / составители Г. М. Дейкова, А. А. Жуков. — Томск : ТГУ, 2013. — 232 с. — Текст : электронный // Лань : электронно-библиотечная система. — URL: https://e.lanbook.com/book/80897
3	Игнатов, А. Н. Микросхемотехника и наноэлектроника : учебное пособие / А. Н. Игнатов. — Санкт-Петербург : Лань, 2021. — 528 с. — ISBN 978-5-8114-1161-0. — Текст : электронный // Лань : электронно-библиотечная система. — URL: https://e.lanbook.com/book/167901

б) дополнительная литература:

№ п/п	Источник
4	Электроника интегральных схем. Лабораторные работы и упражнения : учебное пособие / К. О. Петросянц, П. А. Козылко, Н. И. Рябов [и др.] ; под редакцией К. О. Петросянца. — Москва : СОЛОН-Пресс, 2017. — 556 с. — ISBN 978-5-91359-213-2. — Текст : электронный // Лань : электронно-библиотечная система. — URL: https://e.lanbook.com/book/119679
5	Жаркой, М. Ф. Технологические основы производства полупроводниковых интегральных схем : учебное пособие / М. Ф. Жаркой. — Санкт-Петербург : БГТУ "Военмех" им. Д.Ф. Устинова, 2016. — 123 с. — ISBN 978-5-85546-944-8. — Текст : электронный // Лань : электронно-библиотечная система. — URL: https://e.lanbook.com/book/98208 .
6	Романовский, М. Н. Интегральные устройства радиоэлектроники : учебное пособие / М. Н. Романовский. — Москва : ТУСУР, [б. г.]. — Часть 1 : Основные структуры полупроводниковых интегральных схем — 2012. — 123 с. — Текст : электронный // Лань : электронно-библиотечная система. — URL: https://e.lanbook.com/book/4936
7	Романовский, М. Н. Интегральные устройства радиоэлектроники : учебное пособие / М. Н. Романовский. — Москва : ТУСУР, [б. г.]. — Часть 2 : Элементы интегральных схем и функциональные устройства — 2012. — 127 с. — Текст : электронный // Лань : электронно-библиотечная система. — URL: https://e.lanbook.com/book/4935
8	Сечи, Ф. Мощные твердотельные СВЧ-усилители : монография / Ф. Сечи, М. Буджатти ; под ред. А. А. Борисов ; пер. с англ. В. О. Султанов. Москва : Техносфера, 2016. 416 с. : ил., табл., схем. URL: https://biblioclub.ru/index.php?page=book&id=444857 . ISBN 978-5-94836-415-5.

в) информационные электронно-образовательные ресурсы:

№ п/п	Источник
9	www.lib.vsu.ru – ЗНБ ВГУ
10	ЭБС Лань
11	ЭБС «Университетская библиотека online»
12	ЭБС «Электронная библиотека технического ВУЗа» (ЭБС «Консультант студента»)*
13	https://edu.vsu.ru – Образовательный портал "Электронный университет ВГУ"

16. Учебно-методическое обеспечение для организации самостоятельной работы:

№ п/п	Источник
1	Шебанов, А. Н. Основы схемотехнического моделирования в NGSPICE : учебно-методическое пособие / А. Н. Шебанов, Е. В. Богатиков. Воронеж : Издательский дом ВГУ, 2021.
2	Базовые основы проектирования аналоговых усилителей : учебно-методическое пособие / Д. В. Колесников, Е. В. Сухотерин, Е. В. Богатиков, А. Н. Шебанов. Воронеж : Издательский дом ВГУ, 2019. 195 с.

17. Информационные технологии, используемые для реализации учебного процесса по дисциплине:

№ п/п	Источник
1	http://www.lib.vsu.ru – ЗНБ ВГУ
2	https://edu.vsu.ru – Образовательный портал "Электронный университет ВГУ"
3	Федеральный портал «Российское образование» http://www.edu.ru

18. Материально-техническое обеспечение дисциплины:

Лекционные занятия проводятся в мультимедийном кабинете кафедры ФППИМЭ, оснащённым стационарным мультимедийным проектором AcerX125H – 1 шт., ноутбук emachines e510 – 1 шт., экран, с лицензионным программным обеспечением Microsoft Windows 7, Windows 10 договор 3010-15/207-19 от 30.04.2019; ПО Kaspersky Endpoint Security, договор 3010-07/04-20 от 27.01.2020.

Для проведения практических занятий необходим компьютерный класс с лицензионным программным обеспечением - лаборатория вычислительных систем и математического моделирования, оснащенная сервером на базе 2-х процессоров Xeon E5-2620 v3. – 1 шт., компьютеры HP ProDesk 400 G6 SFF – 9 шт., компьютеры Pentium Dual Core - 2 шт. , подключенные к сети Интернет с обеспечением доступа к электронной информационно-образовательной среде ВГУ и с лицензионным программным обеспечением: Microsoft Windows 7, Windows 10 договор 3010-15/207-19 от 30.04.2019; программный комплекс для ЭВМ – MathWorks Total Academic Headcoun, Университетская лицензия, договор 3010-07/01-19 от 09.01.19; ПО Kaspersky Endpoint Security, договор 3010-07/04-20 от 27.01.2020.

Аудитория для самостоятельной работы студентов оснащена сервером на базе 2-х процессоров Xeon E5-2620 v3. – 1 шт., компьютеры HP ProDesk 400 G6 SFF – 9 шт., компьютеры Pentium Dual Core - 2 шт. , подключенные к сети Интернет с обеспечением доступа к электронной информационно-образовательной среде ВГУ и лицензионным программным обеспечением: Microsoft Windows 7, Windows 10, договор 3010-15/207-19 от 30.04.2019; ПО Kaspersky Endpoint Security, договор 3010-07/04-20 от 27.01.2020.

Реализация дисциплины с применением электронного обучения и дистанционных образовательных технологий осуществляется через образовательный портал "Электронный университет ВГУ".

19. Оценочные средства для проведения текущей и промежуточной аттестаций

Порядок оценки освоения обучающимися учебного материала определяется содержанием следующих разделов дисциплины:

№ п/п	Наименование раздела дисциплины	Компетенция	Индикаторы достижения компетенции	Оценочные средства
1	Введение	ПК-1	ПК-1.5	Результаты занятия 1
2	Однокаскадные усилители	ПК-1	ПК-1.5	Результаты занятия 2
3	Источники тока	ПК-1	ПК-1.5	Результаты занятия 3
4	Дифференциальные усилители	ПК-1	ПК-1.5	Результаты занятия 4
5	Источники опорного напряжения и стабилизаторы напряжения	ПК-1	ПК-1.3	Результаты занятия 5
6	Частотная компенсация интегральных схем	ПК-1	ПК-1.3	Результаты занятия 6
7	Фильтры в интегральном исполнении	ПК-1	ПК-1.5	Результаты занятия 7
8	Комбинационные логические схемы	ПК-1	ПК-1.5	Результаты занятия 8
9	Последовательностные логические схемы	ПК-1	ПК-1.5	Результаты занятия 9
10	Цифро-аналоговые преобразователи	ПК-1	ПК-1.5	Результаты занятия 10
11	Аналого-цифровые преобразователи	ПК-1	ПК-1.3	Результаты занятия

№ п/п	Наименование раздела дисциплины	Компетенция	Индикаторы достижения компетенции	Оценочные средства
				11
12	Интегральные схемы СВЧ диапазона	ПК-2	ПК-2.3	Результаты занятия 12
Промежуточная аттестация: форма контроля – зачет, экзамен				Комплект КИМ

20 Типовые оценочные средства и методические материалы, определяющие процедуры оценивания

20.1 Текущий контроль успеваемости

Текущий контроль успеваемости по дисциплине осуществляется по результатам практических занятий

Перечень тем практических занятий

- Занятие 1. Изучение открытой технологии SKY130
- Занятие 2. Проектирование однокаскадного усилителя в технологии SKY130
- Занятие 3. Проектирование простого токового зеркала в технологии SKY130
- Занятие 4. Проектирование операционного усилителя в технологии SKY130
- Занятие 5. Проектирование LDO-регулятора в технологии SKY130
- Занятие 6. Проектирование двухкаскадного усилителя с частотной компенсацией в технологии SKY130
- Занятие 7. Проектирование активного RC-фильтра
- Занятие 8. Проектирование шифратора
- Занятие 9. Проектирование D-триггера
- Занятие 10. Проектирование ЦАП типа R-2R.
- Занятие 11. Проектирование параллельного АЦП
- Занятие 12. Моделирование гетеробиполярного транзистора.

Для текущего контроля успеваемости используется устный опрос, отчеты о ходе выполнения практических заданий, на основе которых выставляется предварительная оценка *зачет/ незачет, отлично/ хорошо/ удовлетворительно/ неудовлетворительно*.

Критерии оценивания компетенций	Уровень сформированности компетенций	Шкала предварительных оценок
Обучающийся владеет понятийным аппаратом данной области науки (теоретическими основами дисциплины), допус-	Базовый уровень	<i>Зачтено</i>

кает незначительные ошибки при выполнении практических заданий		
Неудовлетворительное выполнение тестовых заданий. Обучающийся демонстрирует отрывочные, фрагментарные знания, допускает грубые ошибки при выполнении практических заданий	–	<i>Не зачтено</i>

Критерии оценивания компетенций	Уровень сформированности компетенций	Шкала предварительных оценок
Обучающийся в полной мере владеет понятийным аппаратом данной области науки (теоретическими основами дисциплины), способен иллюстрировать ответ примерами, фактами, данными научных исследований, применять теоретические знания для решения практических задач	Повышенный уровень	<i>Отлично</i>
Обучающийся владеет понятийным аппаратом данной области науки (теоретическими основами дисциплины), допускает незначительные ошибки при выполнении практических заданий	Базовый уровень	<i>Хорошо</i>
Обучающийся владеет частично теоретическими основами дисциплины, фрагментарно способен проходить тестирование и выполнять практические задания	Пороговый уровень	<i>Удовлетворительно</i>
Неудовлетворительное выполнение тестовых заданий. Обучающийся демонстрирует отрывочные, фрагментарные знания, допускает грубые ошибки при выполнении практических задач	–	<i>Неудовлетворительно</i>

20.2 Промежуточная аттестация

Промежуточная аттестация по дисциплине осуществляется с помощью следующих оценочных средств:

Перечень вопросов к зачету

1. Малосигнальные параметры полупроводниковых приборов.
2. Малосигнальные схемы замещения.
3. Графический анализ схем: построение нагрузочной линии и нахождение рабочей точки.
4. Элементы в открытой технологии SKY130.
5. Усилитель с общим истоком и резистивной нагрузкой.
6. Усилитель с общим истоком и диодной нагрузкой.
7. Источник тока в нагрузке усилителя с общим истоком.
8. Обратная связь в усилителе с общим истоком.
9. Усилитель с общим стоком.
10. Усилитель с общим затвором.
11. Эффект Миллера.
12. Каскодный усилитель.
13. Простое токовое зеркало.
14. Повышение выходного сопротивления токового зеркала: использование резисторов обратной связи.
15. Токовое зеркало с каскодной схемой.
16. Каскодное токовое зеркало.

17. Использование регулируемого каскода для повышения выходного сопротивления токового зеркала.
18. Снижение минимального рабочего напряжения токового зеркала: токовое зеркало с расширенным диапазоном выходного напряжения.
19. Снижение минимального рабочего напряжения токового зеркала: автоматическое задание рабочей точки.
20. Дифференциальный усилитель с симметричной нагрузкой: малосигнальная схема замещения и расчет малосигнальных параметров.
21. Дифференциальный усилитель с активной нагрузкой и несимметричным выходом.
22. Операционный усилитель с «перегнутым» каскодом.
23. Источник опорного напряжения на диодах.
24. Снижение выходного сопротивления ИОН с помощью эмиттерного/истокового повторителя;
25. Снижение выходного сопротивления ИОН с помощью операционного усилителя.
26. Источник опорного напряжения с температурной компенсацией.
27. Источник опорного напряжения, определяемый шириной запрещенной зоны (бандгап).
28. LDO-регуляторы напряжения.
29. Преобразование Лапласа и передаточные функции.
30. Нули и полюса передаточной функции. Устойчивость системы.
31. Геометрический метод определения частотного отклика.
32. График Боде. Запас по фазе.
33. Частотная компенсация: параллельная компенсация.
34. Частотная компенсация: компенсация Миллера.

Перечень вопросов к экзамену

1. Типовые фильтры второго порядка: фильтр Саллена-Ки.
2. Типовые фильтры второго порядка: фильтр Саллена-Ки с отрицательной обратной связью.
3. Типовые фильтры второго порядка: фильтр Тоу-Томаса.
4. Транскондуктивные усилители.
5. Gm-C-фильтры.
6. Типовые комбинационные логические схемы: драйверы, шифраторы, дешифраторы.
7. Типовые комбинационные логические схемы: мультиплексоры, демультимплексоры.
8. Дифференциальные логические схемы.
9. Проходные логические схемы.
10. Конечные автоматы.
11. Триггеры на комбинационных вентилях.
12. Однотактные синхронные триггеры: на проходных логических элементах,
13. Однотактные синхронные триггеры: на тактируемых вентилях.
14. Двухтактные триггеры.
15. Основные типы и архитектура запоминающих устройств.
16. Основные параметры преобразователей данных.
17. Параллельные ЦАП: декодирующий ЦАП.
18. Параллельные ЦАП: ЦАП на резистивной лестничной цепи R-2R.
19. Параллельные ЦАП: ЦАП с двоично-взвешенным суммированием.
20. Параллельные ЦАП: ЦАП с суммированием зарядов.

21. Параллельные ЦАП: ЦАП с суммированием токов.
22. Последовательные ЦАП: поразрядные последовательные ЦАП.
23. Последовательные ЦАП: интегрирующие последовательные ЦАП.
24. Фильтрация выходного сигнала ЦАП.
25. Параллельные АЦП: полностью параллельные (флэш) АЦП.
26. Параллельные АЦП: свернутый АЦП.
27. Параллельные АЦП: двухтактный АЦП.
28. Параллельные АЦП: конвейерный АЦП.
29. АЦП последовательного приближения.
30. Интегрирующие АЦП.
31. Элементная база твердотельной СВЧ-электроники: полевые транзисторы с барьером Шоттки.
32. Элементная база твердотельной СВЧ-электроники: транзисторы на гетеропереходах.
33. Узлы приемо-передающих систем на гетероструктурах.
34. Малошумящие усилители и усилители мощности.

Описание технологии проведения промежуточной аттестации

Промежуточная аттестация по дисциплине – экзамен. В приложение к диплому вносится оценка *отлично/ хорошо/ удовлетворительно*.

Оценка уровня освоения дисциплины «Интегральная схемотехника телекоммуникационных устройств» осуществляется по следующим показателям:

- качество и своевременность выполнения заданий практических занятий;
- полнота ответов на вопросы контрольно-измерительного материала;
- полнота ответов на дополнительные вопросы.

Критерии оценки освоения дисциплины «Интегральная схемотехника телекоммуникационных устройств»:

– оценка *отлично* выставляется при полном соответствии работы студента всем вышеуказанным показателям. Соответствует высокому (углубленному) уровню сформированности компетенций: компетенции сформированы полностью, проявляются и используются систематически, в полном объеме. Данный уровень превосходит, по крайней мере, по одному из перечисленных выше показателей повышенный (продвинутый) уровень;

– оценка *хорошо* выставляется в случае, если работа студента при освоении дисциплины не соответствует одному из перечисленных показателей или в случае предоставления результатов практических занятий позже установленного срока. Соответствует повышенному (продвинутому) уровню сформированности компетенций: компетенции в целом сформированы, но проявляются и используются фрагментарно, не в полном объеме. Данный уровень превосходит, по крайней мере, по одному из перечисленных выше показателей пороговый (базовый) уровень;

– оценка *удовлетворительно* выставляется в случае, если работа студента при освоении дисциплины не соответствует любым двум из перечисленных показателей. Соответствует пороговому (базовому) уровню сформированности компетенций: компетенции сформированы в общих чертах, проявляются и используются ситуативно, частично. Данный уровень обязателен для всех осваивающих основную образовательную программу;

– оценка *неудовлетворительно* выставляется в случае несоответствия работы студента всем показателям, его неорганизованности, безответственности и низкого

качества работы при выполнении практических заданий, предусмотренных программой дисциплины.

Факт невыполнения требований, предъявляемых к студенту при освоении дисциплины «Интегральная схемотехника телекоммуникационных устройств» и отраженных в вышеперечисленных критериях, фиксируется в ведомости оценкой неудовлетворительно.

Если студент не осваивает дисциплину в установленном программой объеме и в сроки, определенные графиком учебного процесса, он не допускается к промежуточной аттестации по данному виду учебной работы.